

**새로운 Artesyn 50W, 고전류 밀도, 비절연 디지털 DC-DC 모듈은 5G
노드 및 높이에 민감한 적용에 이상적**

한국, 서울 [2018년 2월 21일] - [Artesyn Embedded Technologies](http://www.artesyn.com) 는 오늘 업계 최고의 전류 밀도 등급의 하나를 제공하는 [LGA50D dc-dc 모듈](#)을 발표했습니다. 설치 면적이 고작 1 x 0.5 인치이거나 25.4 x 12.5mm 에 불과한 이 혁신적인 비절연 유닛은 독립적이면서도 설정이 가능한 2 개의 25A, 50W 아웃풋을 제공하며, 이는 단일 설정의 50A, 100W 아웃풋과도 결합될 수 있습니다. 설계 엔지니어는 최대 4 개의 장치를 병렬로 연결하여 고전류 정격 레일도 생성할 수 있으므로 최대 200A 를 단일 전원 레일로 공급할 수 있습니다.



높이가 겨우 0.23 인치(6mm)에 불과한 로우 프로파일 변형은 콤팩트 5G 무선 네트워크 노드와 같이 높이가 제한된 적용에 이상적입니다. 서버 프로세서, FPGA, 슈퍼컴퓨터, 네트워크, 저장 및 전자통신 장비 같은 고출력 기기를 사용하는 그래픽 데이터나 비디오 처리 같은 적용은 Artesyn 의 LGA50D 디지털 dc-dc 컨버터 제어의 전류 밀도, 효율성 및 유연성의 이점도 누릴 수 있습니다.

입력 전압과 출력 전압 규격은 어떤 구성에서도 동일하므로 입력은 7.5V 에서 14V 까지 정의되며 출력 전압은 항상 0.6V 에서 5.2V 범위 내에서 조정될 수 있습니다. 이는 Artesyn 의 LGA50D 디지털 dc-dc 컨버터가 광범위한 반도체 장치와 적용을 지원할 수 있음을 의미합니다. LGA50D 는 아날로그 제어 및 디지털 제어 기능을 모두 지원하므로 설계 엔지니어는 저항기로 장치를 제어하거나 산업 표준 PMBus 디지털 인터페이스를 사용하여 컨버터 모듈을 제어 및 모니터링할 수 있습니다.

간단한 평가, 구성 및 모니터링을 위해 Artesyn 은 [평가 키트](#)와 함께 PC 기반 그래픽 소프트웨어 패키지를 제공합니다. 2 개의 직관적 탭을 통해서 개발자는 개별 컨버터에 필요한 설정으로 들어가서 상태 및 매개변수를 모니터링할 수 있습니다. 데모 보드에는 2 개의 LGA50D 모듈이 장착되어 있어 설계 엔지니어가 독립 채널 또는 스택 모듈 작동을 테스트할 수 있습니다.

Artesyn 의 새로운 LGA50D 시리즈 dc-dc 모듈은 회사의 80 amp [LGA80D 시리즈](#)와 호환되며 서로 다른 전력 및 전류 범위에서 공통 적합성, 형태 및 기능으로 장비 제조업체의 확장성을 제공합니다.

Artesyn Embedded Technologies 소개

Artesyn Embedded Technologies 는 통신, 컴퓨팅, 가전제품, 의료, 군, 항공우주 및 산업 자동화 등 광범위한 산업 용도의 고도로 안정적인 전력 변환 및 임베디드 컴퓨팅 솔루션의 디자인과 제조에 있어서 세계적인 선두 업체입니다. 40 년 이상 동안 고객들은 출시 시간을 단축시키고 그리고 비용효과적인 첨단 네트워크 컴퓨팅 및 전력 변환 솔루션으로 리스크를 줄이도록 그들을 지원하는 Artesyn 을 신뢰해왔습니다. 아리조나 주 템페에 본사를 두고 있는 Artesyn 은 여러 곳의 우수한 엔지니어링 센터, 전액 출자한 세계 수준의 제조 시설 4 곳 그리고 세계 판매 및 지원 사무실에 15,000 명 이상의 직원을 두고 있습니다.

Artesyn Embedded Technologies, Artesyn 및 Artesyn Embedded Technologies 로고는 Artesyn Embedded Technologies, Inc.의 상표 및 서비스 마크입니다. 인용된 다른 모든 이름과 로고는 해당 소유주의 상표명, 상표 또는 등록상표입니다. © 2018 Artesyn Embedded Technologies, Inc. All rights reserved. 약관 전문은 www.artesyn.com/legal에서 확인하실 수 있습니다.

언론 담당 연락처:

Alice Hui

+852 2176 3548

Alice.Hui@Artesyn.com